

## Програма ispEXPERT на Lattice

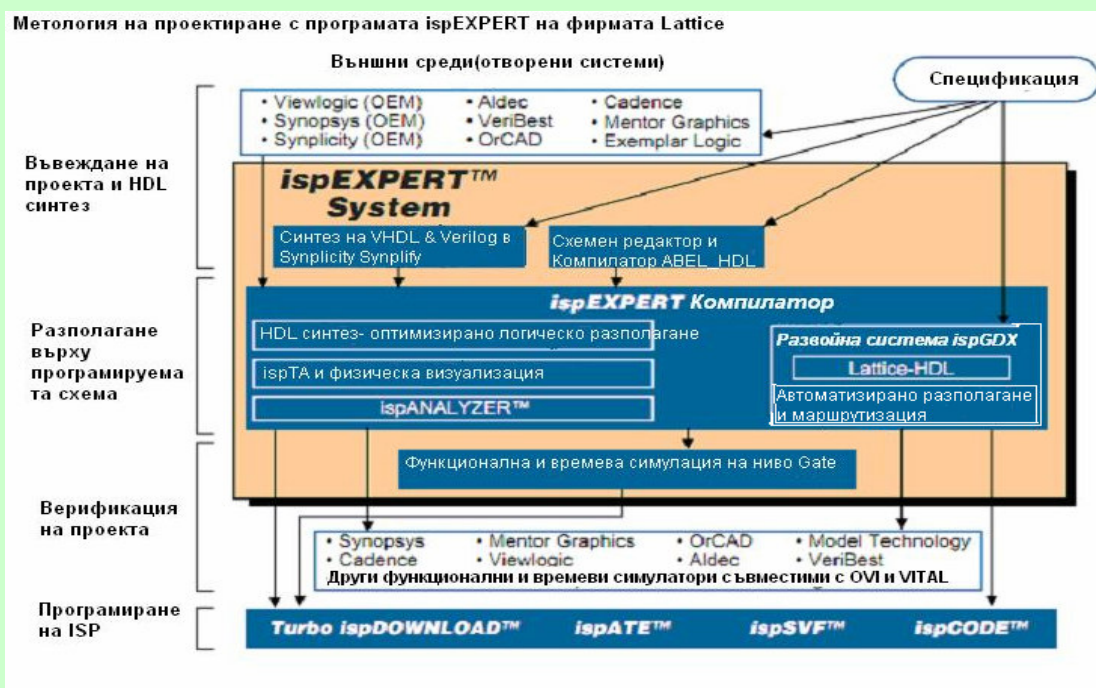
Програмата **ispEXPERT**, поддържа програмируеми елементи на фирмата **Lattice Semiconductor** от фамилиите **ispLSI** и **GAL**. Тя позволява въвеждане на схемни проекти, симулация и подготовка на файл за програмиране на тези елементи за конкретни проектни приложения. Тази програма поддържа графичен схемен редактор и текстови редактори за езиците за хардуерно проектиране **ABEL-HDL**, **Verilog-HDL** и **VHDL**. Тя позволява да се разположат проектите върху чипа, да се извърши симулация с тестови вектори и логически уравнения, както и функционална и времева симулация след маршрутизацията.

Програмата **ispEXPERT** позволява проектите с програмируеми аналогови схеми, реализирани с програмата **PAC-Designer**, да се конвертират за програмиране с външни програматори, като се подготвят файлове със стандартен **JEDEC** формат.

Към програмата **ispEXPERT** е разработен специален модул **isp\_coo5.xlw**, за извършване на икономическа оценка и оценка на ефективността на проектите с програмируеми аналогови схеми.

### Методология за проектиране с програмируеми схеми в програмата ispEXPERT

На фиг.1 е показана методологията за проектиране с програмируеми схеми в програмата **ispEXPERT**.



Фиг.1.

#### Литература:

[1] <http://www.latticesemi.com/products/designsoftware/pacdesigner/index.cfm>

[2] Lattice Semiconductor Corporation, ispEXPERT System Simulation User Manual.