



Информация за всеки блок в Device Editor

Всеки клас съдържа няколко блока, от които проектантът си избира.

За всеки отделен блок в Device Editor се предоставя следната информация:

- Икона
- Електрическа схема
- Място в паметта, което схемата заема след програмирането
- Справочна информация (Datasheet)

PSoC Designer: Device Editor

Класове схеми поддържани от модула Device Editor

Избран е един от блоковете за АЦП ADCINC12_1– 12-битово АЦП
 Device Editor предоставя следната информация за блока на 12-битово АЦП:

The screenshot shows the PSoC Designer Device Editor interface. On the left, there is a file explorer and a list of components including ADCs, Amplifiers, Counters, DACs, Filters, PPSs, PWMs, Serial User Modules, and Timers. The main area displays the selected component, ADCINC12, with its schematic diagram and a resource usage table.

	Total	Used
Analog Blocks	12	1
Digital Blocks	8	5
RAM	256	6
ROM	16384	312

12-Bit Incremental ADC
 Revision D

Resources:	Required	Optional
PSoC™ Blocks	2 Digital, 1 Analog	
Memory	184 FLASH, 6 SRAM	
Pins	None	1 per External Clock
Interrupt Overhead	210 CPU Cycles (max) 43 CPU Cycles (min) 46 CPU Cycles (avg)	Timer for particular sample rate

В лявото поле е представена електрическата схема на блока, а в таблицата от дясно е представена информация за заетата площ при програмирането върху чип. Площта е разпределена на аналогови блокове, цифрови блокове, RAM и ROM.

Може да се изведе справочната информация (Datasheet) за блока ADCINC_12, която включва общ преглед, изисквани ресурси, диаграма, възможности, спецификации, параметри, примерен код, както и API функции.